

1. GİRİŞ

2. KURAM

3. DENEY YÖNTEMİ

4. DENEY SONUÇLARI

2.1. Faz İlerletici Kompansatör

7. Osiloskop kullanarak, ACS-13010 STEP+ ve ACS-13008 V0 çıkış terminallerindeki sinyalleri ölçün ve kaydedin.



Şekil 1.

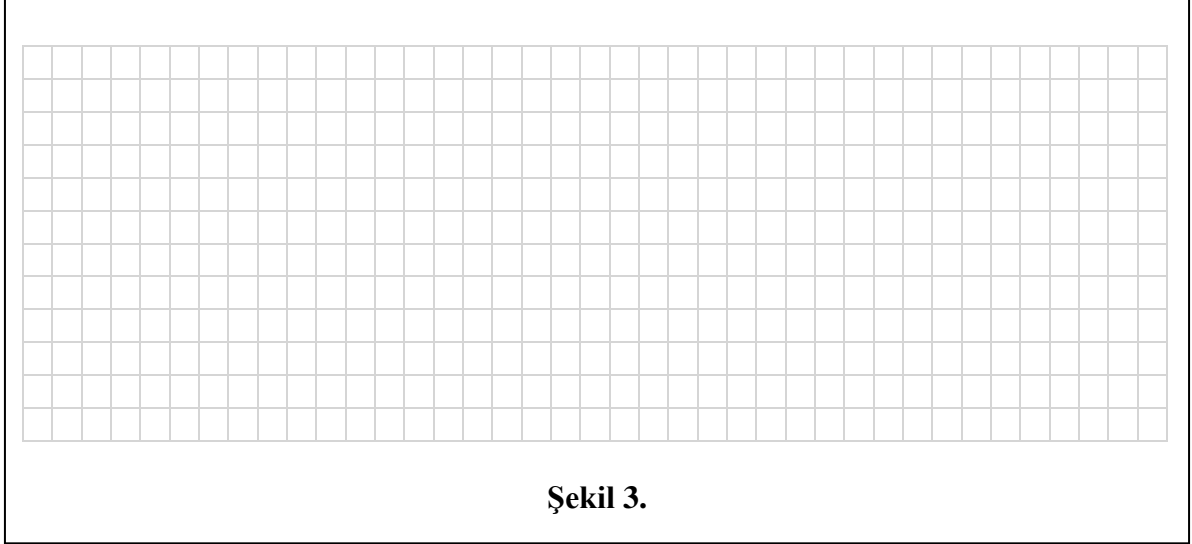
8. ACS-13002 P denetleyici ile ACS-13009 Faz ilerletici/geriletici kompansatör arasındaki bağlantıyı kaldırın. ACS-13001 V₀₁ çıkış terminalini, ACS-13008 V_i giriş terminaline bağlayın. 7. adımı tekrarlayın ve sonucu kaydedin.



Şekil 2.

3.1. Faz İlerletici Kompasatör

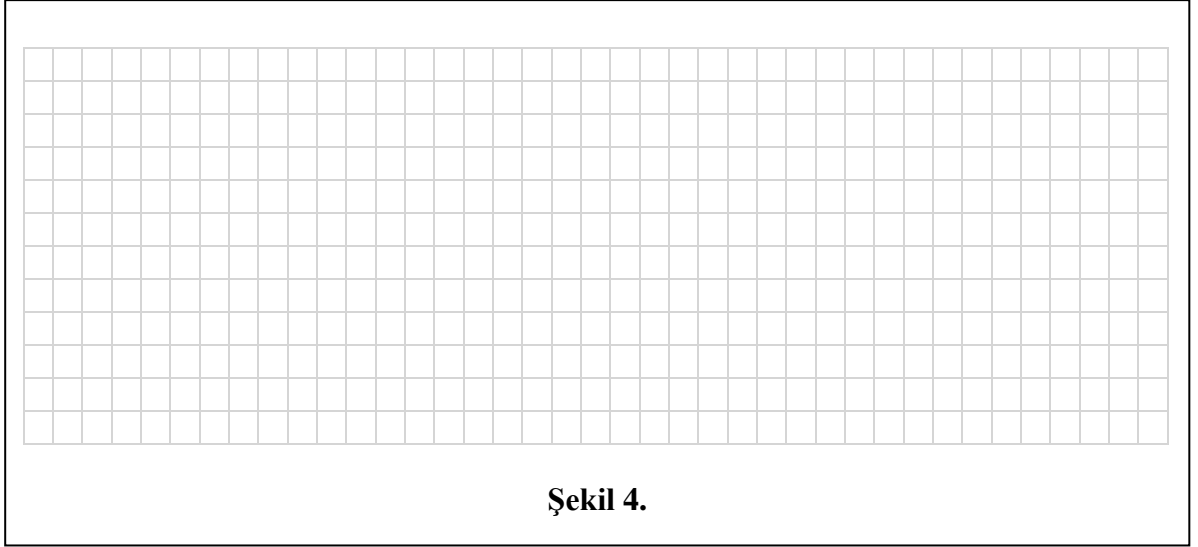
5. Simülasyonu çalıştırın ve sistem çıkışını elde edin. Kompanze edilmiş ve kompanze edilmemiş sistem çıkışlarını çiziniz.



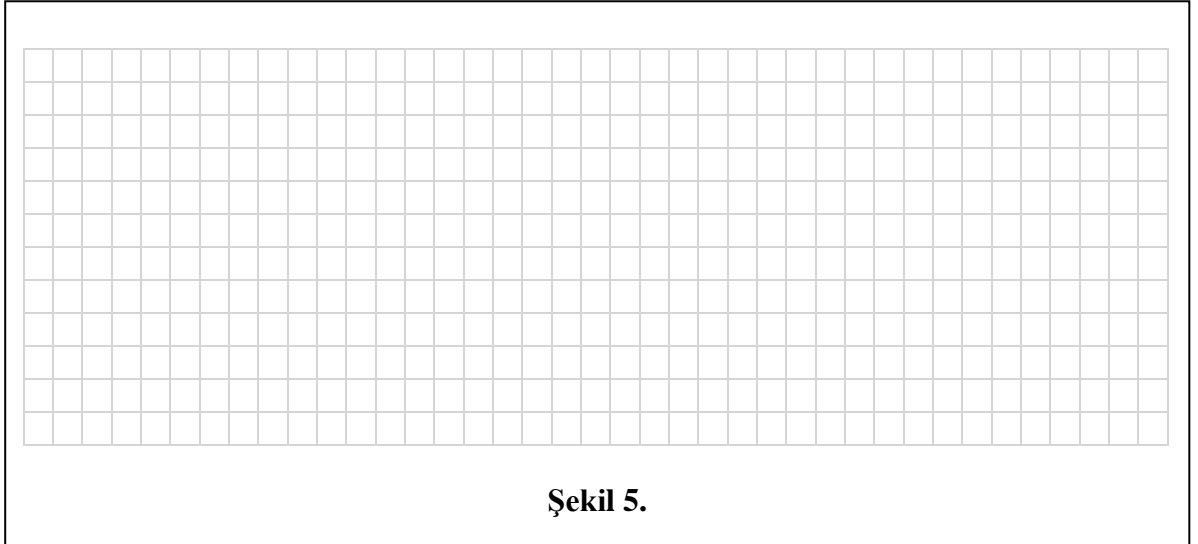
Şekil 3. daki simülasyon sonuçlarına bakarak faz ilerletici kompansatörün sistem üzerindeki etkisini belirtiniz.

3.2. Faz Geriletici Kompasatör

5. Simölasyonu alıřtırın ve sistem ıkıřını elde edin. Kompanze edilmiř geici tepkenin, sistem gereksinimlerini karřılayıp karřılamadıđını gözlemleyin.



8. Simölasyonu alıřtırın ve sistem ıkıřını elde edin. Kompanze edilmiř geici tepkenin, sistem gereksinimlerini karřılayıp karřılamadıđını gözlemleyin.



Şekil 4. ve Şekil 5. daki simölasyon sonuçlarına bakarak faz geriletici kompansatörün sistem üzerindeki etkisini belirtiniz.

--

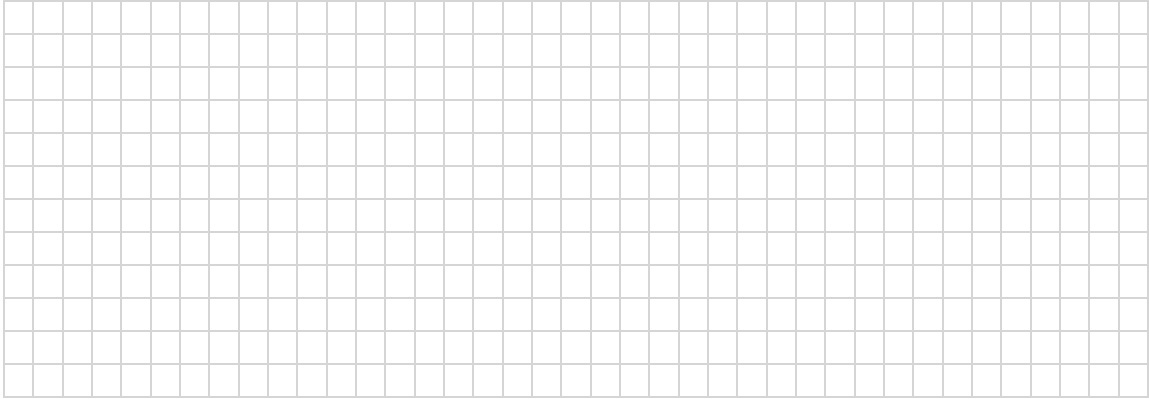
3.3. Faz İlerletici-Geriletici Kompansatör

5. Simülasyonu çalıştırın ve sistem çıkışını elde edin. Kompanze edilmiş ve kompanze edilmemiş sistem çıkışlarını çiziniz.



Şekil 6.

7. Simülasyonu çalıştırın ve sistem çıkışını elde edin. Kompanze edilmiş geçici tepkenin, sistem gereksinimlerini karşılayıp karşılamadığını gözlemleyin.



Şekil 7.

Kalıcı durum hatası ess:

Şekil 6. ve Şekil 7. daki simülasyon sonuçlarına bakarak kompanzatörün sistem üzerindeki etkisini belirtiniz.



5. DEĞERLENDİRME